

UNIVERSIDAD DE GUANAJUATO										
NOMBRE DE LA ENTIDAD:		CAMPUS LEÓN; DIVISIÓN DE CIENCIAS E INGENIERÍAS								
NOMBRE DEL PROGRAMA EDUCATIVO:		Licenciatura en Física								
NOMBRE DE LA MATERIA:		Diseño de Sistemas Digitales					CLAVE:		BEDSD-03	
FECHA DE ELABORACIÓN:		11 de Abril de 2011					HORAS/SEMANA/SEMESTRE			
FECHA DE ACTUALIZACIÓN:										
ELABORÓ:		Dr. Carlos Villaseñor Mora								
PRERREQUISITOS:						TEORÍA:		2		
CURSADA Y APROBADA:		Ninguno				PRÁCTICA:		2		
CURSADA:		Ninguno				CRÉDITOS:		6		
CARACTERIZACIÓN DE LA MATERIA										
POR EL TIPO DE CONOCIMIENTO:		DISCIPLINARIA	X	FORMATIVA		METODOLÓGICA				
POR LA DIMENSIÓN DEL CONOCIMIENTO:		ÁREA BÁSICA	X	ÁREA GENERAL		ÁREA PROFESIONAL				
POR LA MODALIDAD DE ABORDAR EL CONOCIMIENTO:		CURSO	X	TALLER		LABORATORIO		SEMINARIO		
POR EL CARÁCTER DE LA MATERIA:		OBLIGATORIA		RECURSABLE		OPTATIVA	X	SELECTIVA		
ES PARTE DE UN TRONCO COMÚN O MATERIAS COMUNES:		SÍ	X	NO				ACREDITABLE		
COMPETENCIA (S) GENERAL(ES) DE LA MATERIA:										
<ul style="list-style-type: none"> • Conocer los conceptos y principios que rigen a los sistemas digitales. • Analizar, diseñar y construir sistemas digitales combinacionales y secuenciales asíncronos y síncronos. • Comprender y aplicar las definiciones y herramientas de la programación de circuitos lógicos programables. • Analizar, diseñar, aplicar y verificar la tecnología digital en la solución de problemas del área biomédica. 										
CONTRIBUCIÓN DE LA MATERIA AL LOGRO DEL PERFIL POR COMPETENCIAS.										
<p>La materia de Sistemas Digitales contribuye a las competencias cognitivas, metodológicas, Laborales y Sociales de la siguiente manera:</p> <p>C3. Demostrar una comprensión de los conceptos básicos y principios fundamentales del área Ingeniería en medicina.</p> <p>C4. Describir y explicar fenómenos biológicos y fisiológicos, ligados a procesos tecnológicos en términos de conceptos, principios y teorías físico-matemáticas.</p> <p>M8. Utilizar y elaborar programas o sistemas de computación para el procesamiento de información, cálculo numérico, simulación de procesos biomédicos y/o control de experimentos.</p> <p>M9. Diseñar, desarrollar y utilizar tecnología para el procesamiento de información, cálculo numérico, simulación de procesos biomédicos y/o control de experimentos.</p> <p>M10. Análisis y verificación de tecnología para el procesamiento, adquisición y transmisión de información, cálculo numérico, simulación de procesos biomédicos y/o control de experimentos en el área de la salud.</p> <p>LS1. Participar en actividades profesionales relacionadas con tecnologías de alto nivel, sea en el laboratorio o en la industria médica.</p>										

PRESENTACIÓN DE LA MATERIA

El objeto de estudio de esta materia es obtener habilidades para el diseño, análisis e implementación de sistemas digitales combinacionales, secuenciales síncronos y asíncronos, así como el uso de dispositivos lógicos programables. El curso se ha dividido en cuatro unidades temáticas, a saber:

1. **Lógica Combinacional:** Mapas lógicos, Minimización de funciones, Diagramas de tiempo, Comparadores, Diseño de circuitos combinacionales con SSI, Diseño de circuitos combinacionales con MSI, Memorias ROM, Dispositivos LSI programables (PAL y PLA)
2. **Lógica secuencial asíncrona:** Cerrojos y Flip-Flops, Registros, Reducción de máquinas incompletamente modificadas, Tablas de flujo y tiempo, Carreras y ciclos, Riesgos estáticos, dinámicos y esenciales
3. **Lógica secuencial síncrona:** Diagramas y tablas de estado, Asignaciones de estado, Procedimiento de diseño general con modelos de Mealy y Moore, Equivalencias de estado y minimización, Contadores síncronos, Maquinas de estado algorítmicas, Entradas asíncronas
4. **Dispositivos Lógicos Programables:** Lenguaje de descripción de software ABEL, Implementación de circuitos secuenciales con PLD's, Implementación de circuitos con CPLD, Programación de dispositivos lógicos programables en general, Diseño con HDL, Implementación de circuitos con FPGA's

Las unidades temáticas se representan esquemáticamente en el diagrama de bloques de la Figura 1. En este diagrama, se parte de un bloque principal que involucra la lógica combinacional de la cual se desprenden dos de igual importancia que consideran tanto la lógica secuencial asíncrona como síncrona y desde donde se culmina con conocimientos de programación de dispositivos lógicos que brindan las bases para programar una herramienta poderosa caracterizada por su flexibilidad conocida como FPGA's, por lo que al finalizar la materia el alumno:

<p>Figura 1: Diagrama a bloques de la red de conocimientos de la materia Sistemas Digitales.</p>	<ol style="list-style-type: none"> Desde un punto de vista teórico, conocerá, comprenderá y analizará las leyes fundamentales del Diseño de Sistemas Digitales en la solución de problemas propios de la materia. Desde un punto de vista experimental, será capaz de comprender, analizar, diseñar y armar circuitos lógicos digitales los cuales fortalecerán el aprendizaje teórico.
---	---

RELACIÓN CON OTRAS MATERIAS DEL PLAN DE ESTUDIOS

Para facilitar el aprendizaje de esta materia, se recomienda cursar la materia de Diseño de Sistemas Digitales después de cursar Programación Básica y Lógica Matemática. Esta materia proveerá las bases para describir la forma de trabajo y uso de circuitos digitales y su aplicación en el control e integración en dispositivos dentro del área médica y en los cursos subsecuentes de Arquitectura de procesadores y microprocesadores y Aplicaciones de microcontroladores y sistemas integrados.

NOMBRE DE LA UNIDAD TEMÁTICA/BLOQUE TEMÁTICO:	Lógica combinacional	TIEMPO ESTIMADO PARA DESARROLLAR LA UNIDAD TEMÁTICA:	16 horas (8 teoría y práctica, 8 laboratorio)
--	-----------------------------	---	--

COMPETENCIAS A DESARROLLAR	SABERES		EVIDENCIAS DE DESEMPEÑO		
	CONOCIMIENTOS	HABILIDADES	ACTITUDES	DIRECTA	POR PRODUCTO
<ol style="list-style-type: none"> Conoce y manipular los conceptos de funciones lógicas Describe los conceptos, teorías y principios que rigen el diseño lógico combinacional. Asocia la teoría y la práctica para el diseño y construcción de circuitos combinacionales. 	<ul style="list-style-type: none"> Minitérminos y maxitérminos Mapas lógicos Minimización de funciones Implementación de expresiones lógicas Diagramas de tiempo Comparadores Diseño de circuitos combinacionales con SSI Diseño de circuitos combinacionales con MSI Memorias ROM Dispositivos LSI programables (PAL y PLA) 	<ul style="list-style-type: none"> Manipular la lógica de minitérminos y maxitérminos. Usar mapas lógicos y de tiempo para entender el funcionamiento de circuitos lógicos. Usar la terminología y estructura propia del diseño de circuitos lógicos y digitales. Diseñar y construir circuitos lógicos combinacionales. Detectar los elementos esenciales en un circuito combinacional. El desarrollo de una perspectiva racional del mundo en que se vive. 	<ul style="list-style-type: none"> La valoración de la explicación lógica del medio donde se desenvolverá. El desarrollo de una perspectiva racional del mundo en que se vive. La organización de equipos de trabajo. El fortalecimiento de correctos hábitos de estudio y análisis. 	<ul style="list-style-type: none"> Participación en clase. Ejercicios en pizarrón. Participación grupal en laboratorio. 	<ul style="list-style-type: none"> Tareas Examen Bitácora y reporte de laboratorio

NOMBRE DE LA UNIDAD TEMÁTICA/BLOQUE TEMÁTICO:	Lógica secuencial asíncrona	TIEMPO ESTIMADO PARA DESARROLLAR LA UNIDAD TEMÁTICA:	14 horas (8 teoría y práctica, 6 laboratorio)
--	------------------------------------	---	--

COMPETENCIAS A DESARROLLAR	SABERES		EVIDENCIAS DE DESEMPEÑO		
	CONOCIMIENTOS	HABILIDADES	ACTITUDES	DIRECTA	POR PRODUCTO
<p>1. Describe los conceptos, teorías y principios que rigen la lógica secuencial asíncrona.</p> <p>2. Asocia la teoría y la práctica para explicar la lógica secuencial asíncrona</p>	<ul style="list-style-type: none"> Componentes de un sistema secuencial. Cerrosos y Flip-Flops. Registros. Reducción de máquinas incompletamente modificadas Tablas de flujo y tiempo. Carreras y ciclos. Riesgos estáticos, dinámicos y esenciales. 	<ul style="list-style-type: none"> Usar la terminología y estructura de la lógica secuencial asíncrona. Identificar los componentes de un sistema digital asíncrono. Diseñar y construir sistemas con cerrosos y flip-flops. Reconocer y aplicar registros seriales y paralelos Asignación de salidas mediante tablas de tiempos y de flujo. Valorar la interferencia externa que puede poner en riesgo la operación del sistema. 	<ul style="list-style-type: none"> La propuesta, inicio, seguimiento y conclusión de proyectos académicos básicos o aplicados. El desarrollo de una perspectiva racional del mundo en que se vive. La valoración de la explicación lógica del medio donde se desenvolverá. El fortalecimiento de correctos hábitos de estudio y análisis. 	<ul style="list-style-type: none"> Participación en clase. Ejercicios en pizarrón Participación grupal en laboratorio. 	<ul style="list-style-type: none"> Tareas Examen Bitácora y reporte de laboratorio

NOMBRE DE LA UNIDAD TEMÁTICA/BLOQUE TEMÁTICO:	Lógica secuencial síncrona	TIEMPO ESTIMADO PARA DESARROLLAR LA UNIDAD TEMÁTICA:	16 horas (8 teoría y práctica, 8 laboratorio)
--	-----------------------------------	---	--

COMPETENCIAS A DESARROLLAR	SABERES		EVIDENCIAS DE DESEMPEÑO		
	CONOCIMIENTOS	HABILIDADES	ACTITUDES	DIRECTA	POR PRODUCTO

<p>1. Analiza los conceptos, teorías y principios que rigen la lógica secuencial sincrónica</p> <p>2. Asocia la teoría y la práctica para explicar la lógica secuencial sincrónica</p>	<ul style="list-style-type: none"> • Diagramas y tablas de estado • Asignaciones de estado • Procedimiento de diseño general con modelos de Mealy y Moore • Equivalencias de estado y minimización • Contadores síncronos • Maquinas de estado algorítmicas • Entradas asíncronas 	<ul style="list-style-type: none"> • Estimar los tiempos y secuencias necesarias para el buen funcionamiento del sistema. • Usar la terminología y estructura del lenguaje propio de los sistemas digitales en secuencia sincrónica. • Analizar diagramas de estado y tiempo y los optimiza. • Diseñar y realizar sistemas digitales en secuencia sincrónica. • Detectar los elementos esenciales en un sistema síncrono. • Armar, desarmar y habilitar sistemas digitales con etapas síncronas. • La valoración de la explicación científica de los fenómenos presentes en el sistema. • El desarrollo de una perspectiva racional del mundo en que se vive. 	<ul style="list-style-type: none"> • La valoración de la explicación científica de los fenómenos naturales. • El desarrollo de una perspectiva racional del mundo en que se vive. • La organización de equipos de trabajo. • El fortalecimiento de correctos hábitos de estudio y análisis. 	<ul style="list-style-type: none"> • Participación en clase. • Ejercicios en pizarrón • Participación grupal en laboratorio. 	<ul style="list-style-type: none"> • Tareas • Examen • Bitácora y reporte de laboratorio
--	--	---	---	---	---

NOMBRE DE LA UNIDAD TEMÁTICA/BLOQUE TEMÁTICO:	Dispositivos Lógicos Programables	TIEMPO ESTIMADO PARA DESARROLLAR LA UNIDAD TEMÁTICA:	18 horas (8 teoría y práctica, 10 laboratorio)
--	--	---	---

COMPETENCIAS A DESARROLLAR	SABERES		EVIDENCIAS DE DESEMPEÑO		
	CONOCIMIENTOS	HABILIDADES	ACTITUDES	DIRECTA	POR PRODUCTO
<p>1. Analiza los conceptos, teorías y principios que rigen la programación de circuitos lógicos programables</p> <p>2. Asocia la teoría y la práctica para diseñar sistemas digitales a base de dispositivos lógicos programables</p>	<ul style="list-style-type: none"> • Lenguaje de descripción de software ABEL • Implementación de circuitos secuenciales con PLD's • Implementación de circuitos con CPLD • Programación de dispositivos lógicos programables en general • Diseño con HDL • Implementación de circuitos con FPGA's 	<ul style="list-style-type: none"> • Distingue las características del sumador ABEL • Usa la terminología y estructura del lenguaje propio de los PLD's • Analiza y diseña circuitos secuenciales basados en PLD's • Programación de PLD's, CPLD's y FPGA's • Diseña y realiza circuitos con FPGA's • Detecta los elementos esenciales en un sistema digital • La valoración de la explicación científica de los fenómenos presentes en sistemas digitales a base de dispositivos lógicos programables • El desarrollo de una perspectiva racional del mundo en que se vive. 	<ul style="list-style-type: none"> • La valoración de la explicación científica de los fenómenos naturales. • El desarrollo de una perspectiva racional del mundo en que se vive. • La organización de equipos de trabajo. • El fortalecimiento de correctos hábitos de estudio y análisis. 	<ul style="list-style-type: none"> • Participación en clase. • Ejercicios en pizarrón • Participación grupal en laboratorio. 	<ul style="list-style-type: none"> • Tareas • Examen • Bitácora y reporte de laboratorio

ACTIVIDADES DE APRENDIZAJE (Sugeridas)

- Elaboración de una bitácora foliada de prácticas de laboratorio, grupal.
- Realización de propuesta de experimentos, en base al protocolo del laboratorio.
- Elaboración de un cuaderno foliado para tareas, individual.
- Exposición del tema
- Asistencia a seminarios, particularmente de la DCI

RECURSOS Y MATERIALES DIDÁCTICOS (Sugeridos)

- **Recursos didácticos:** Pizarrón, proyector de acetatos, computadora, cañón, bibliografía, equipo e implementos de laboratorio, red
- **Materiales didácticos:** Acetatos, plumones para acetatos, Bitácora de prácticas, cuaderno de problemas.

SISTEMA DE EVALUACIÓN

EVALUACIÓN: Será continua y permanente y se llevará a cabo en 3 momentos:

Diagnóstica: Introducción de conceptos fundamentales para el curso, valoración inicial de estos,

Formativa: Participación en clase, tareas, participación grupal en laboratorio.

Sumaria: exámenes escritos, entrega de cuaderno de tareas, entrega de bitácora de laboratorio, autoevaluación, co-evaluación.

El ejercicio de autoevaluación y coevaluación tendrá el 5% de la ponderación individual, debido a que su finalidad es para retroalimentar el proceso formativo y ético del alumno.

PONDERACIÓN (SUGERIDA):

- Entrega de cuaderno de problemas: 30%
- Realización de prácticas de laboratorio : 30%
- Participación individual (examen y clase) 40%

FUENTES DE INFORMACIÓN

BIBLIOGRAFÍA BÁSICA:

1. Principios de Diseño lógico Digital. Norman Baladian, Bradley Carlson. 1ª. Ed. CECSA, México, 2002.

BIBLIOGRAFÍA COMPLEMENTARIA:

1. Diseño de Sistemas Digitales Con VHDL, Santiago Fernández Gómez, Serafín Pérez López, Enrique Soto Campos. 1ª Ed. Thomson, Madrid, 2002.
2. Fundamentos de Sistemas Digitales. Thomas Floyd, 1ª Ed. Pearson. México. 2000.
3. Fundamentos de Electrónica Digital, Thomas Floyd, 7ª Ed. Prentice Hall. 2005.
4. Sistemas Digitales: Principios y Aplicaciones, Ronald J. Tocci, 11ª Ed. Prentice Hall. 2010.
5. Sistemas Digitales y Electrónica Digital, Practicas de laboratorio, Juan Angel Garza Garza, 1ª Ed. Pearson Publications Company, 2006.

OTRAS FUENTES DE INFORMACIÓN:

Base de datos en Internet: diversas universidades en el mundo tienen páginas electrónicas dedicadas a esta materia.
Notas de clase, recopilación.